

pin	PIOA	PIOB	PIOC	PIOD
0	D69, CANTX			D25
1	D68, CANRX		D33	D26
2	D61, A7		D34	D27
3	D60, A6		D35	D28
4	D59, A5		D36	D14
5			D37	D15
6	D58, A4		D38	D29
7	D31		D39	D11
8	D0		D40	D12
9	D1		D41	D30
10	D19			D32
11	D18			
12	D17	D20	D51	
13	D16	D21	D50	
14	D23	D53	D49	
15	D24	D66, DAC0	D48	
16	D54, A0	D67, DAC1	D47	
17	D70, SDA1	D62, A8	D46	
18	D71, SCL1	D63, A9	D45	
19	D42	D64, A10	D44	
20	D43	D65, A11		
21	D73, LEDTX	D52	D9	
22	D57, A3		D8	
23	D56, A2		D7	
24	D55, A1		D6	
25	D74, MISO	D2	D5	
26	D75, MOSI	D22	D4**	
27	D76, SCK	D13, LED13		
28	D77*		D3	
29	D87**		D10*	
30			D72, LEDRX	
31				

Internal use, reserve

Non connected

Non schmitt capable pin

* coupled pin

** coupled pin

No PIO

D87 non schmitt